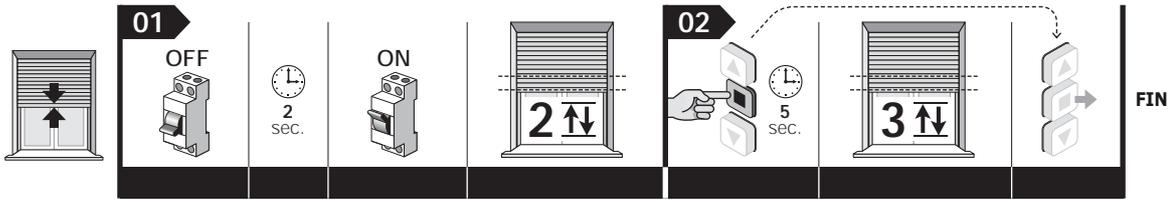
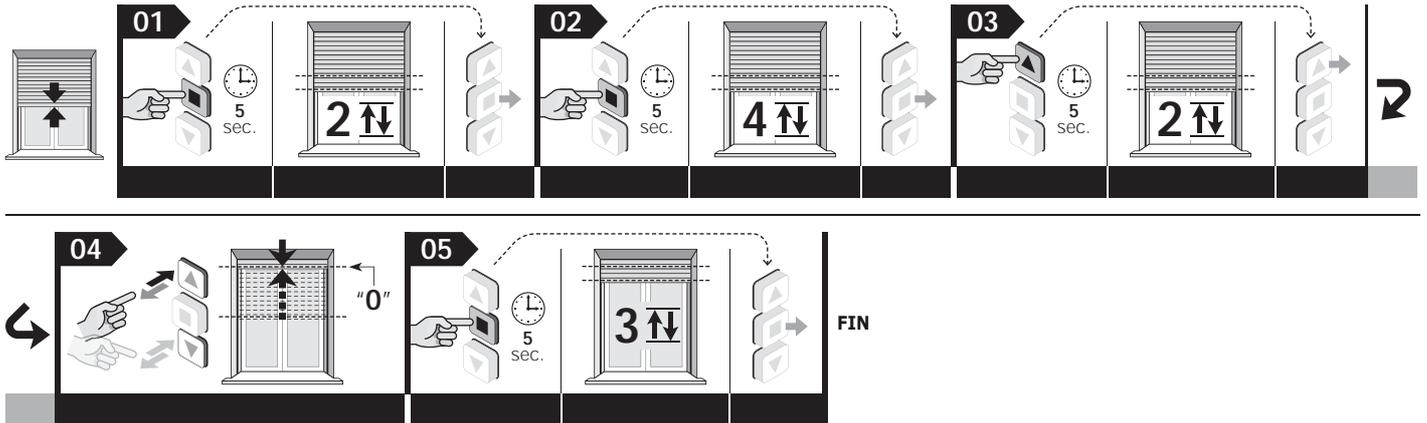


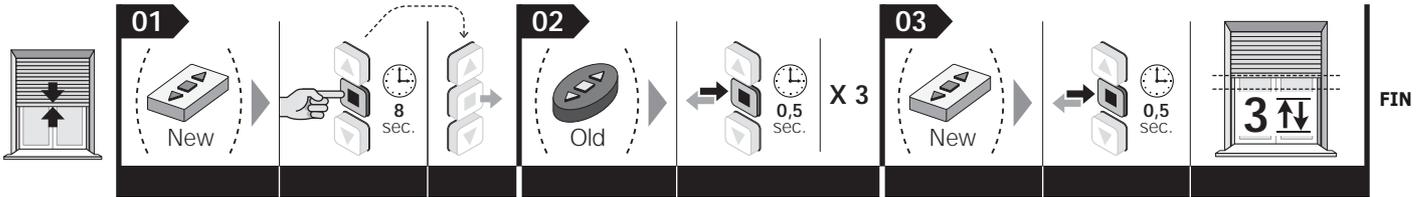
## 1 Mémorisation du premier émetteur



## 2 Réglage manuel fin de course haut et bas



## 3 Mémorisation d'un second (troisième, quatrième ...) émetteur



## 4 Effacement total ou partiel de la mémoire

